

CONTROLADOR QUASI-ANALÓGICO

O projeto visa ao estudo e pesquisa de técnicas de controle digital capazes de executar quase instantaneamente um algoritmo de controle. A escolha mais adequada para implementação deste tipo de controlador é um circuito integrado de arquitetura FPGA (*Field Programmable Gate Array*) graças à sua capacidade de implementar arquiteturas que se ajustam às características predominantes do algoritmo de controle. Como estudo de caso, o projeto investigará a aplicação da técnica em controle de velocidade e posição de servomotores.